



5月19日（金）開催の技術者塾で  
3Dプリンテッドエレクトロニクスをたっぷり解説！

## 「3Dプリンテッドエレクトロニクス」技術の胎動 ～立体物表面への電子デバイス形成を可能に～

従来のプリンテッドエレクトロニクスは平面上への印刷が前提ですが、我々は曲面や立体面上へ導電性インクなどを印刷することができる新技術を開発しました。それは、グラビアオフセット法に柔軟なブランケットを採用したソフトグラビアオフセット（SBG）法と、インクジェットとロボットを組み合わせた全方向インクジェット（OIJ）法です。

5月のセミナーでは、これら印刷装置の概要および印刷特性について報告するとともに、代表的な銀配線パターンを紹介します。

時任 静士 氏  
山形大学 有機エレクトロニクス研究センター  
センター長、卓越研究教授

日時： 2017年5月19日（金） 10:00～17:00

会場： Learning Square新橋 6F（東京・新橋）

主催： 日経エレクトロニクス

### 受講料（税込み）

一般価格： **49,800円**

会員・読者価格： **43,200円**

この他、セット料金などの設定もございます。告知サイトをご覧ください。



詳しい内容とお申し込みは

<http://techon.nikkeibp.co.jp/juku/16/20170519/>